描述

AT8548是一种双通道低饱和电压的正、反向电机驱动芯片,为玩具、打印机和其它电机一体化应用提供一种双通道电机驱动方案。AT8548内置两路H桥驱动,可以驱动两路刷式直流电机,或者通过输出并接驱动一路刷式直流电机,或者一个双极步进电机,或者螺线管或者其它感性负载。

应用

- POS 打印机
- 安防相机
- 办公自动化设备
- 游戏机
- 机器人

型号选择

产品型号	封装形式	包装信息
AT8548	SSOP10	编带,4000颗/盘

特点

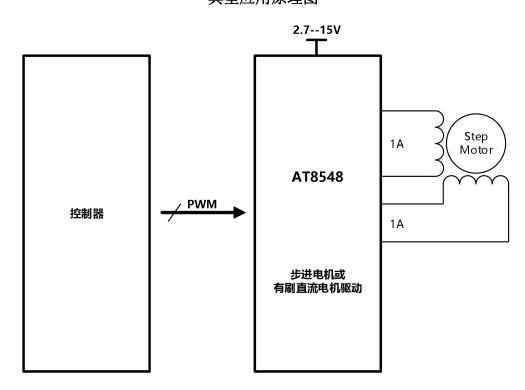
- ●双通道H桥电机驱动器
- •驱动两路直流电机或者一个步进电机
- ●低R_{DS(ON)}电阻, 1.06Ω(HS+LS)
- ●1A驱动输出
- ●输出可以并用,2A驱动输出
- ●单电源供电, 2.7V-15V
- ●过温关断电路
- ●欠压锁定保护

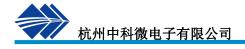
封装形式



SSOP10

典型应用原理图



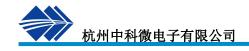


电路工作极限 at Ta = 25℃

Parameter	Symbol	Conditions	Ratings	Unit
Load Supply Voltage	VCC		-0.3 – 15	V
Output Current	I _{OUT}		±1	A
Logic Input voltage	V _{IN}		-0.7 to 7	V
Operating Ambient Temperature	T _A	Range S	-40 to 85	°C
Maximum Junction	T _J (max)		150	°C
Storage Temperature	$T_{\rm stg}$		-55 to 150	°C

推荐工作条件 at Ta = 25°C

		Min	NOM	Max	Unit
Load Supply Voltage Range	VCC	2.7	-	12	V
Logic Input Voltage Range	VIN	0	-	5.25	V
Continuous RMS or DC output current per bridge	IOUT	0		0.8	A



电特性 at Ta = 25°C, VCC= 5 V

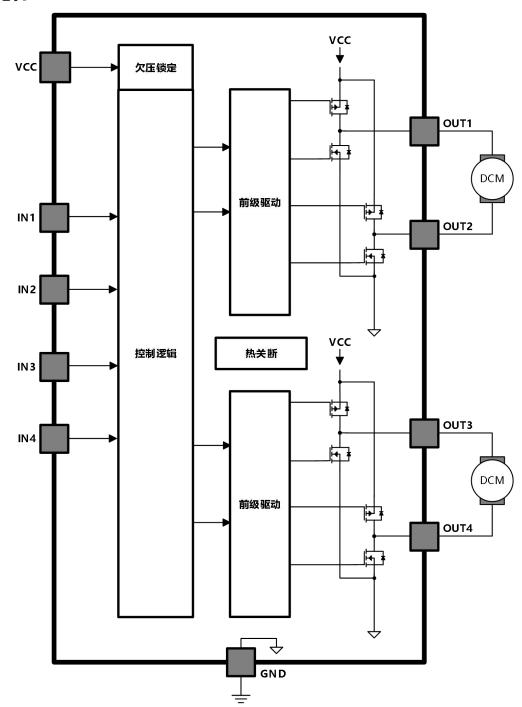
	PARAMETER	TEST CONDITIONS	MIN	TYP	MAX	UNIT
POWER	R SUPPLY		•			
ICC	VCC operating supply current	IN1 = 1, other INx=0		1.7	2.3	mA
VUVLO	VCC undervoltage lockout voltage	VCC falling	2.55	2.6	2.65	V
VHYS	VCC undervoltage lockout hysteresis			100		mV
LOGIC-	-LEVEL INPUTS					
VIL	Input low voltage				0.7	V
VIH	Input High voltage		1.8			V
RPD	Input pull-down resistance			100		kΩ
tDEG	Input deglitch time			900		ns
H-BRID	GE FETS					
	HS FET on resistance	I O = 1A		700		
RDS(ON)	LS FET on resistance	I O = 1A		360		mΩ
IOFF	IOFF	VCC = 12 V, VOUT = 0 V	-10		10	uA
PROTE	CTION CIRCUITS	ı	I	1	ı	1
tTSD	Thermal shutdown temperature	Die temperature	150	160	180	°C
	I .	1	1	1	1	

模块功能描述

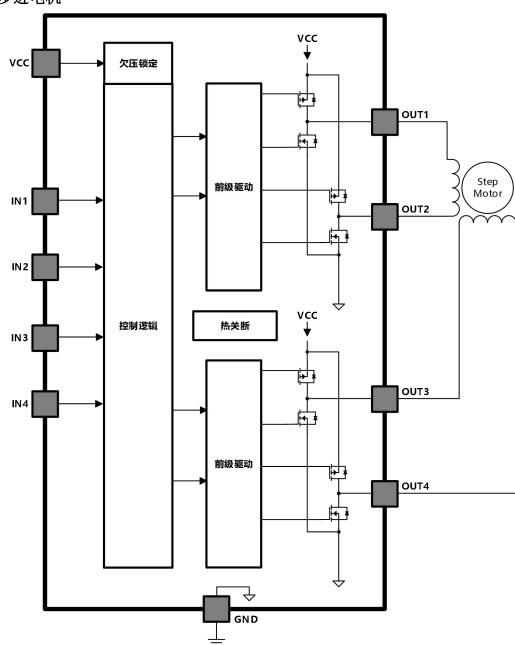
AT8548 是一种双通道低饱和电压的正、反向电机驱动芯片,为玩具、打印机和其它电机一体化应用提供一种双通道电机驱动方案。AT8548 内置两路 H 桥驱动,可以驱动两路刷式直流电机,或者通过输出并接驱动一路刷式直流电机,或者一个双极步进电机,或者螺线管或者其它感性负载。

功能框图

1、两路 DC 电机



2、一路双极步进电机

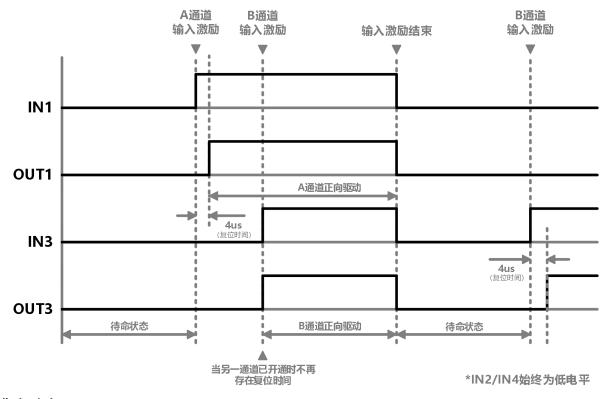


逻辑输入与输出关系

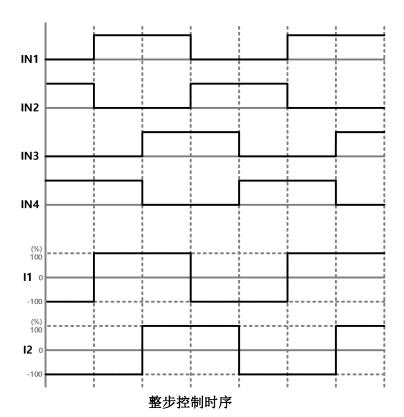
	输入				输	描述					
IN1	IN2	IN3	IN4	OUT1	OUT2	OUT3	OUT4				
0	0	0	0	OFF	OFF	OFF	OFF	Sta	and-By		
0	0			OFF	OFF				Stand-by		
1	0			1	0			CH1	Forward		
0	1			0	1				Reverse		
1	1			0	0				Brake		
		0	0			OFF	OFF		Stand-by		
		1	0			1	0	CH2	Forward		
		0	1			0	1		Reverse		
		1	1			0	0		Brake		

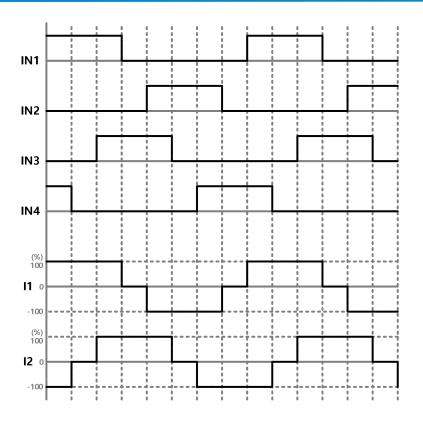
复位启动延时

当 INx 输入全为低电平的时候,芯片内部停止工作。当输入端有激励信号,AT8548 需要经过大约 4us 的复位时间来内部初始化,然后根据相应的输入状态输出相应的输出状态。在复位期间,所有的输出都是关闭的。



步进模式时序





半步控制时序

为了更流畅的驱动电机,软件时序建议:

在整步控制,或者需要 PWM 调速或者 PWM 控制电流时,请使用 11 这个中间态,采用慢衰减方式。

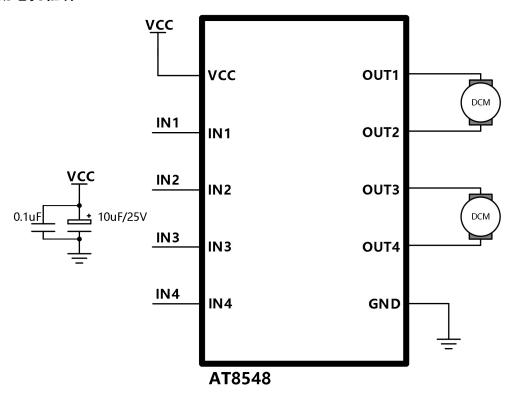
例如: (IN2, IN1) 从 10 变化到 01 时,可以将 IN1 变化语句在前,IN2 变化语句在后,从而实现的时序是 $10\rightarrow 11\rightarrow 01$,不建议采用 $10\rightarrow 00\rightarrow 01$ 这样的时序。

同理,在 DC 电机需要调速时,建议采用慢衰减,举例如下:

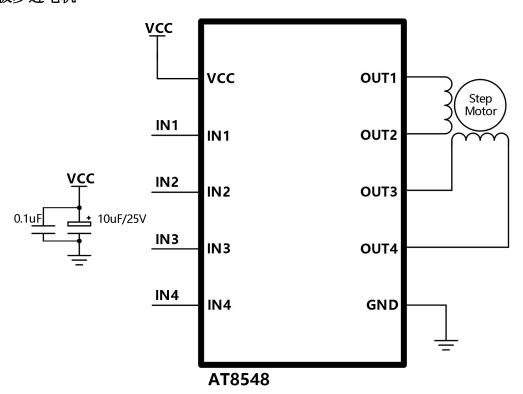
假如目前正在往某个方向转,假设输出 OUT2 高,OUT1 低,这样对应的输入应为 IN2 高,IN1 低,此时若需要调速控制,可控制(IN2,IN1)输入, $10\rightarrow11\rightarrow10\rightarrow11$,10 部分的占空比即为相应的调速比。

应用示例

1、两路直流电机驱动

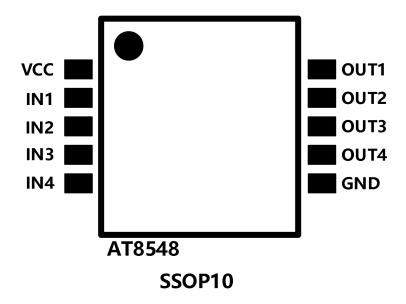


2、一路双极步进电机



管脚示意图

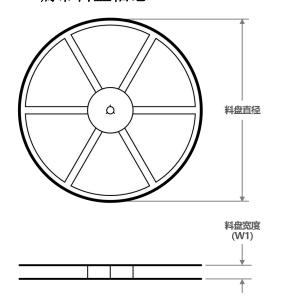
TOP VIEW

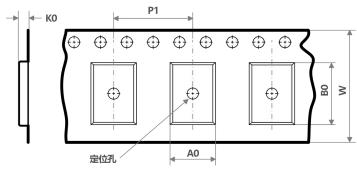


管脚定义说明

Pin No.	Pin name	Pin function				
1	VCC	电源电压端,工作电压范围 2.7-15V,做好电容滤波				
2	IN1	】 1通道输出控制端,内置 100kΩ下拉电阻				
3	IN2	1 地垣棚山建削埔,內直 100KS2 广业电阻				
4	IN3	│ │ 2 通道输出控制端,内置 100kΩ下拉电阻				
5	IN4	2 短短棚山江門姍,內直 100KS2 广亚电阻				
6	GND	电源地				
7	OUT4	2 通道输出端				
8	OUT3					
9	OUT2	- 1 通道输出端				
10	OUT1	1 地足棚山岬				

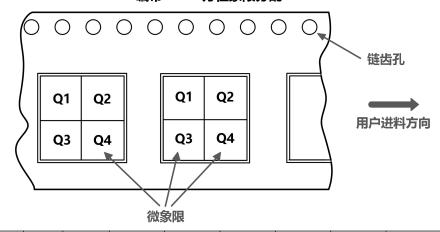
编带料盘信息





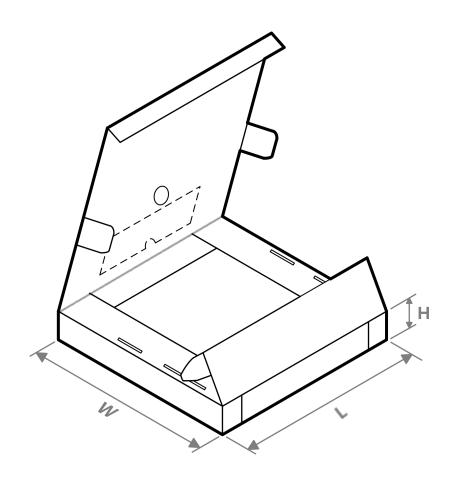
Α0	料槽宽度						
В0	料槽长度						
К0	料槽厚度						
W	载带整体宽度						
P1	相邻槽中心间距						

编带 PIN1 方位象限分配



器件	封装	封装标识	管脚 数	SPQ	料盘 直径 (mm)	料盘 宽度 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 象限
AT8548	SSOP	-	10	4000	330	12	6.55	5.40	1.90	8	12	Q1

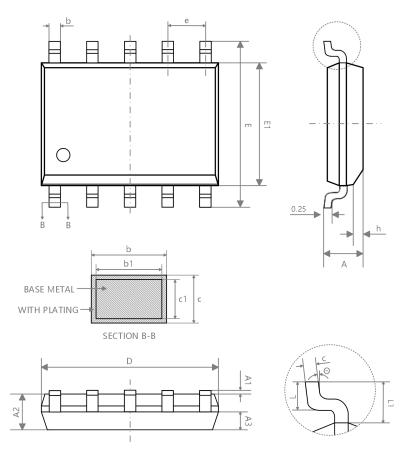
编带料盘包装尺寸



器件	封装类型	封装标识	管脚数	SPQ	长度(mm)	宽度(mm)	高度(mm)
AT8548	SSOP	-	10	4000	355	338	50

封装信息

SSOP10



		喜业/(********)					
符号	毫米(mm)						
13 3	最小	典型	最大				
А	-	-	1.75				
A1	0.10	-	0.225				
A2	1.30	1.40	1.50				
A3	0.60	0.65	0.70				
b	0.39	-	0.47				
b1	0.38	0.41	0.44				
С	0.20	-	0.24				
c1	0.19	0.20	0.21				
D	4.80	4.90	5.00				
E	5.80	6.00	6.20				
E1	3.80	3.90	4.00				
е		1.00BSC					
h	0.25	-	0.50				
L	0.50	0.80					
L1		1.05REF					
θ	0	-	8°				